

This Page Is Inserted by IFW Operations  
and is not a part of the Official Record

## **BEST AVAILABLE IMAGES**

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images may include (but are not limited to):

- BLACK BORDERS
- TEXT CUT OFF AT TOP, BOTTOM OR SIDES
- FADED TEXT
- ILLEGIBLE TEXT
- SKEWED/SLANTED IMAGES
- COLORED PHOTOS
- BLACK OR VERY BLACK AND WHITE DARK PHOTOS
- GRAY SCALE DOCUMENTS

**IMAGES ARE BEST AVAILABLE COPY.**

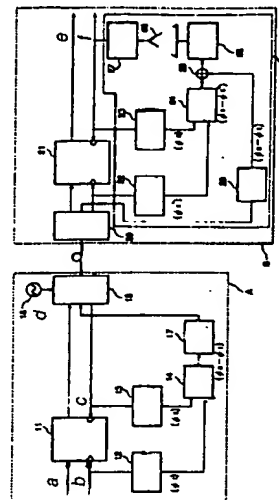
**As rescanning documents *will not* correct images,  
please do not report the images to the  
Image Problems Mailbox.**

**(54) DATA TRANSMISSION SYSTEM**

(11) 5-110535 (A) (43) 30.4.1993 (19) JP  
 (21) Appl. No. 3-298379 (22) 17.10.1991  
 (71) SUMITOMO ELECTRIC IND LTD (72) NAOKI FUKAYA  
 (51) Int. Cl.<sup>5</sup> H04J3/07, H04L7/00

**PURPOSE:** To prevent a waiting time jitter in a receiving side of the data transmission system by a stuff multiplexing system.

**CONSTITUTION:** A transmitting side is provided with a phase difference detecting circuit 14 for detecting a phase difference of a transmitting side write clock signal and a transmitting side read-out clock signal as a phase difference signal, and an analog/digital converter 17 for converting the phase difference signal to a digital signal. A receiving side is provided with a digital/analog converter 28 converting the phase difference signal to the analog signal, a phase lock circuit Pa for generating a receiving side read-out clock signal, based on a receiving side write clock signal and a receiving side read-out clock signal, and the phase difference signal.



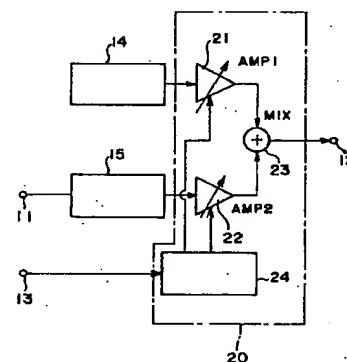
11: temporary storage buffer A, 12: N frequency division counter A, 13: N frequency division counter B, 15: multiplexing device, 16: clock source, 20: separating device, 21: temporary storage buffer B, 22: N frequency division counter C, 23: N frequency division counter D, 24: phase comparator B, 25: low-pass filter, 26: amplifier, 27: voltage control oscillator, a: input data, b: write clock, c: read-out clock, d: transmission line, e: output data, f: output clock

**(54) DSI VOICE/NOISE SWITCH**

(11) 5-110536 (A) (43) 30.4.1993 (19) JP  
 (21) Appl. No. 3-263990 (22) 11.10.1991  
 (71) NEC CORP (72) HAJIME KONOHI  
 (51) Int. Cl.<sup>5</sup> H04J3/17, H04M3/42

**PURPOSE:** To eliminate a sense of incompatibility at the time of switching voice to noise, when a circuit of a receiving side of a digital speech interpolation (DSI) equipment is disconnected.

**CONSTITUTION:** A white noise generator 14 generates white noise. A voice memory 15 delays an input sound signal supplied from a voice input terminal 11 by a prescribed delay time and outputs a delayed sound signal. A gain control circuit 24 controls a first variable gain of a noise variable amplifier 21 for amplifying the white noise, and a second variable gain of a voice variable amplifier 22 for amplifying the delayed sound signal, in response to a switching control signal supplied from a voice channel connection control terminal 13. To put it concretely, when the switching control signal is varied so as to show disconnection from connection of a circuit, the gain control circuit 24 executes control so as to increase and decrease gradually first and second variable gains, respectively. A coupler 23 couples outputs of these two amplifiers 21 and 22, and outputs an output sound signal.



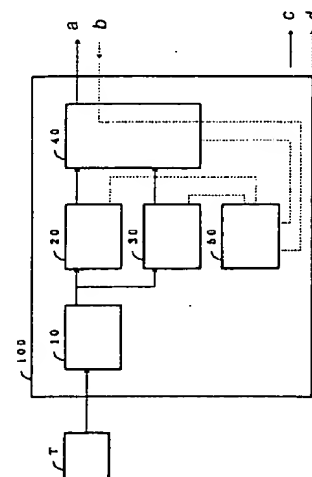
12: voice output terminal 20: switching part

**(54) INTELLIGENT MULTIPLEX EQUIPMENT**

(11) 5-110537 (A) (43) 30.4.1993 (19) JP  
 (21) Appl. No. 3-265679 (22) 15.10.1991  
 (71) FUJITSU LTD (72) KAZUHIKO MATSUMOTO(3)  
 (51) Int. Cl.<sup>5</sup> H04J3/22, H04J3/04, H04L12/52, H04Q11/04

**PURPOSE:** To provide the intelligent multiplex equipment for extracting a dialing address sent from a containing terminal, converting it to a common address, and thereafter, selecting a route by the common address, with regard to the intelligent multiplex equipment having an address recognizing function.

**CONSTITUTION:** The equipment is provided with a containing part 10 for taking an interface to input data from a terminal T, an address processing part 20 for extracting address information in the input data and converting it to a common address, a speed processing part 50 for extracting speed information in the input data and converting a speed, a multiplex part 40 for multiplexing the data of the same route and sending it to the opposed station, and a processing control part 50 for executing an address/speed converting instruction from address information/speed information. This equipment is constituted so as to select a route by converting a different kind of address signal in the input data to a common address signal by the address processing part 20 and executing a multiplex division.



100: intelligent multiple equipment, a: opposed station, b: opposed information, c: transmission data, d: control signal

(19)日本国特許庁(J P)

(12) 公 開 特 許 公 報 (A)

(11)特許出願公開番号

特開平5-110536

(43)公開日 平成5年(1993)4月30日

(51)Int.Cl.<sup>5</sup>

H 0 4 J 3/17

H 0 4 M 3/42

識別記号

A 4101-5K

Z 9076-5K

庁内整理番号

F I

技術表示箇所

審査請求 未請求 請求項の数3(全 6 頁)

(21)出願番号 特願平3-263990

(22)出願日 平成3年(1991)10月11日

(71)出願人 000004237

日本電気株式会社

東京都港区芝五丁目7番1号

(72)発明者 子野日 元

東京都港区芝五丁目7番1号 日本電気株式会社社内

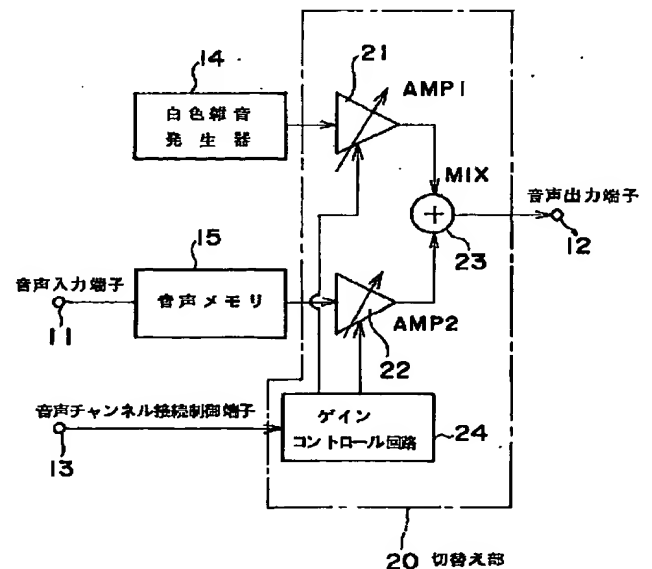
(74)代理人 弁理士 後藤 洋介 (外2名)

(54)【発明の名称】 D S I 音声雑音切替器

(57)【要約】

【目的】 D S I 装置の受信側の回線切断時に、音声から雑音に切り替えるときの違和感を取り除く。

【構成】 白色雑音発生器14は白色雑音を発生する。音声メモリ15は音声入力端子11から供給される入力音声信号を所定遅延時間だけ遅延させて遅延音声信号を出力する。ゲインコントロール回路24は音声チャンネル接続制御端子13から供給される切替制御信号にตอบสนองして、白色雑音を増幅する雑音可変増幅器21の第1の可変ゲインと遅延音声信号を増幅する音声可変増幅器22の第2の可変ゲインとを制御する。具体的に言えば、切替制御信号が回線の接続から切断を示すように変わったときに、ゲインコントロール回路24は第1および第2の可変ゲインをそれぞれ徐々に増加および減少させるように制御する。結合器13は、これら2つの増幅器21および22の出力を結合して、出力音声信号を出力する。



## 【特許請求の範囲】

【請求項1】 PCM電話回線の利用効率を向上させるために用いられるDSI装置の受信側に備えられるDSI音声雑音切替器であって、入力音声信号を受け、前記回線が接続されているか切断されているかを示す切替制御信号に応答して、前記入力音声信号と内部で発生した雑音との間の切替を行い、出力音声信号を出力するDSI音声雑音切替器において、前記切替制御信号が前記回線の接続から切断を示すように変わったときに、前記入力音声信号をフェードアウトした信号と前記雑音をフェードインした信号とを合成した信号を前記出力音声信号として出力する合成手段を含むことを特徴とするDSI音声雑音切替器。

【請求項2】 前記合成手段が、前記雑音を第1の可変ゲインに基づいて増幅して増幅雑音を出力する雑音可変増幅手段と、前記入力音声信号を第2の可変ゲインに基づいて増幅して増幅音声信号を出力する音声可変増幅手段と、前記増幅雑音と前記増幅音声信号とを結合して該結合した信号を前記出力音声信号として出力する結合手段と、前記切替制御信号が前記回線の接続から切断を示すように変わったときに、前記第1および前記第2の可変ゲインをそれぞれ徐々に増加および減少させるように制御する制御手段と、を有する請求項1記載のDSI音声雑音切替器。

【請求項3】 PCM電話回線の利用効率を向上させるために用いられるDSI装置の受信側に備えられるDSI音声雑音切替器であって、白色雑音を発生する白色雑音発生器と、入力音声信号を受け、該入力音声信号を遅延させて遅延音声信号を出力する音声メモリと、前記遅延音声信号と前記白色雑音とを受け、前記回線が接続されているか切断されているかを示す切替制御信号に応答して、前記遅延音声信号と前記白色音との間の切替を行い、出力音声信号を出力する切替え部と、を有するDSI音声雑音切替器において、前記切替え部が、前記白色雑音を第1の可変ゲインに基づいて増幅して増幅白色雑音を出力する雑音可変増幅手段と、前記遅延音声信号を第2の可変ゲインに基づいて増幅して増幅音声信号を出力する音声可変増幅手段と、前記増幅白色雑音と前記増幅音声信号とを結合して該結合した信号を前記出力音声信号として出力する結合手段と、前記切替制御信号が前記回線の接続から切断を示すように変わったときに、前記第1および前記第2の可変ゲインをそれぞれ徐々に増加および減少させるように制御する制御手段と、を有することを特徴とするDSI音声雑音切替器。

## 【発明の詳細な説明】

## 【0001】

【産業上の利用分野】 本発明は、PCM電話回線の利用効率を向上させるために用いるDSI（デジタル・ス

ピーチ・インタポレーション）装置に関し、特に、PCM電話回線上の音声と雑音との間の移行を円滑に行うためにDSI装置の受信側に備えられるDSI音声雑音切替器に関する。

## 【0002】

【従来の技術】 4線式回線を使用して通話を行う場合、実際に音声情報が伝送される割合は、回線接続時間の約40パーセントと言われている。残りの空き時間に、他の通話者の音声を入挿すれば、回線の利用率を上げることができる。音声途絶えているときは、音声チャンネルの回線は切断されている。回線が切断された場合、受信側では無音になる。このため、受信側の通話者に違和感を感じさせないために、一定レベルの白色雑音を入挿している。回線が接続されると、白色雑音の入挿は停止される。

【0003】 従来、白色雑音と音声との切替をスイッチによって行っている。以下、図3を参照して従来のDSI音声雑音切替器について説明する。

【0004】 従来のDSI音声雑音切替器は、入力音声信号を受ける音声入力端子11と、出力音声信号を外部へ出力するための音声出力端子12と、音声チャンネルの接続を切り替えるための制御装置（図示せず）からの切替制御信号を受ける音声チャンネル接続制御端子13と、白色雑音を発生する白色雑音発生器14と、音声入力端子11から供給された入力音声信号を一時的に蓄え、遅延音声信号を出力する音声メモリ15と、音声チャンネル接続制御端子13から供給される切替制御信号に応答して、白色雑音発生器14から発生された白色雑音が音声メモリ15から出力された遅延音声信号のどちらか一方を選択し、選択音声信号を出力するスイッチ（SW）20とを有し、選択音声信号が出力音声信号として音声出力端子12へ供給される。

【0005】 音声メモリ15は切替え時間を補正するためのもので、入力音声信号を一定時間遅延させる遅延手段として働く。したがって、音声メモリ15は、例えば、ファースト・イン・ファースト・アウト（FIFO）バッファによって構成される。

【0006】 このように、スイッチ20は、音声チャンネルの接続を切り替えるための切替制御信号に応答して、白色雑音か入力音声信号を択一的に選択する。

【0007】 図4に図3に示した従来のDSI音声雑音切替器の各部の波形を示す。出力音声信号の音声出力波形は、切替制御信号によって入力音声信号と白色雑音とを切り替えるため、図4のA点およびA'点の所で急に切り替わっていることが分かる。ここで、A点は白色雑音から音声に切り替わった点を示し、A'点は音声から白色雑音に切り替わった点を示す。

## 【0008】

【発明が解決しようとする課題】 上述したように、従来のDSI音声雑音切替器は、スイッチ20によって白

色雑音が入力音声信号を択一的に選択しているので、回線が切断されると、図4のA'点で示されるように、音声から突然白色雑音に切り替わる。また、従来のDSI音声雑音切替器では、白色雑音のレベルが一定で、それを変える処理を行っていない。そのため、音声から突然白色雑音に切り替わると、受信側の通話者に回線に異常が発生したという印象を与え、違和感を感じさせるという欠点があった。

【0009】従って、本発明の目的は、DSI装置の回線切替時の音声から白色雑音への切替を円滑にし、受信側の通話者の違和感を取り除くことができるDSI音声雑音切替器を提供することにある。

【0010】

【課題を解決するための手段】上記目的を達成するために、本発明の第1の態様によるDSI音声雑音切替器は、PCM電話回線の利用効率を向上させるために用いられるDSI装置の受信側に備えられるDSI音声雑音切替器であって、入力音声信号を受け、前記回線が接続されているか切断されているかを示す切替制御信号に応答して、前記入力音声信号と内部で発生した雑音との間の切替を行い、出力音声信号を出力するDSI音声雑音切替器において、前記切替制御信号が前記回線の接続から切断を示すように変わったときに、前記入力音声信号をフェードアウトした信号と前記雑音をフェードインした信号とを合成した信号を前記出力音声信号として出力する合成手段を含むことを特徴とする。

【0011】上記合成手段は、前記雑音を第1の可変ゲインに基づいて増幅して増幅雑音を出力する雑音可変増幅手段と、前記入力音声信号を第2の可変ゲインに基づいて増幅して増幅音声信号を出力する音声可変増幅手段と、前記増幅雑音と前記増幅音声信号とを結合して該結合した信号を前記出力音声信号として出力する結合手段と、前記切替制御信号が前記回線の接続から切断を示すように変わったときに、前記第1および前記第2の可変ゲインをそれぞれ徐々に増加および減少させるように制御する制御手段と、を有する。

【0012】本発明の第2の態様によるDSI音声雑音切替器は、PCM電話回線の利用効率を向上させるために用いられるDSI装置の受信側に備えられるDSI音声雑音切替器であって、白色雑音を発生する白色雑音発生器と、入力音声信号を受け、該入力音声信号を遅延させて遅延音声信号を出力する音声メモリと、前記遅延音声信号と前記白色雑音とを受け、前記回線が接続されているか切断されているかを示す切替制御信号に応答して、前記遅延音声信号と前記白色音との間の切替を行い、出力音声信号を出力する切替え部と、を有するDSI音声雑音切替器において、前記切替え部が、前記白色雑音を第1の可変ゲインに基づいて増幅して増幅白色雑音を出力する雑音可変増幅手段と、前記遅延音声信号を第2の可変ゲインに基づいて増幅して増幅音声信号を出

力する音声可変増幅手段と、前記増幅白色雑音と前記増幅音声信号とを結合して該結合した信号を前記出力音声信号として出力する結合手段と、前記切替制御信号が前記回線の接続から切断を示すように変わったときに、前記第1および前記第2の可変ゲインをそれぞれ徐々に増加および減少させるように制御する制御手段と、を有することを特徴とする。

【0013】

【実施例】次に、本発明の実施例について図面を参照して説明する。

【0014】図1は、本発明の一実施例によるDSI音声雑音切替器の構成を示すブロック図である。

【0015】図示のDSI音声雑音切替器は、スイッチ20'の代わりに切替え部20を備えている点を除いて、図3に示した従来のDSI音声雑音切替器と同様の構成を有する。従って、従来のDSI音声雑音切替器と同様の構成要素には同一の参照符号を付してそれらの説明を省略する。

【0016】切替え部20は、白色雑音発生器14から発生された白色雑音を第1の可変ゲインに基づいて増幅して増幅白色雑音を出力する雑音可変増幅器(AMP1)21と、音声メモリ15から出力された遅延音声信号を第2の可変ゲインに基づいて増幅して増幅音声信号を出力する音声可変増幅器(AMP2)22と、増幅白色雑音と増幅音声信号とを結合してこの結合した信号を出力音声信号として出力する結合器(MIX)23と、音声チャンネル接続制御端子13から供給される切替制御信号に応答して、後述するように第1および前記第2の可変ゲインを制御するゲインコントロール回路24とを有する。

【0017】従って、雑音可変増幅器21は、ゲインコントロール回路24によってその第1の可変ゲインが0~1の間で可変され、白色雑音のレベルを可変できる。同様に、音声可変増幅器22は、ゲインコントロール回路24によってその第2の可変ゲインが0~1の間で可変され、遅延音声信号のレベルを可変できる。

【0018】図2に図1に示した本実施例のDSI音声雑音切替器の各部の波形を示す。以下、図1および図2を参照して、本実施例のDSI音声雑音切替器の動作について説明する。

【0019】まず、音声チャンネル接続制御端子13から供給される切替制御信号が回線の切断を示しているとす。すなわち、音声入力端子11から入力音声信号が送られてきていない。この場合、ゲインコントロール回路24は第1の可変ゲインを1に第2の可変ゲインを0に制御する。この結果、白色雑音発生器14から発生される白色雑音がそのままのレベルで雑音可変増幅器21および結合器13を介して音声出力端子12から出力音声信号として出力される。

【0020】時刻 $t_0$ で、切替制御信号が回線の切断か

ら接続を示すように変化したとする。この時刻 $t_0$ 以降、音声入力端子11には音声エネルギーをもつ入力音声信号が供給される。音声メモリ15はこの入力音声信号を遅延時間 $\tau$ だけ遅延させて、遅延音声信号を出力する。ゲインコントロール回路24は時刻 $t_0$ から遅延時間 $\tau$ 経過した時刻 $t_1$ で、第1の可変ゲインを1から0に、第2の可変ゲインを0から1に、急激に変化させるように制御する。従って、時刻 $t_1$ 以降からは、音声メモリ15から出力された遅延音声信号がそのままのレベルで音声可変増幅器22および結合器13を介して音声出力端子12から出力音声信号として出力される。

【0021】時刻 $t_2$ で、切替制御信号が回線の接続から切断を示すように変わったとする。このとき、ゲインコントロール回路24は時刻 $t_2$ から遅延時間 $\tau$ 経過した時刻 $t_3$ までの間で、第1の可変ゲインを0から1に、第2の可変ゲインを1から0に、徐々に変化させるように制御する。この結果、時刻 $t_2$ （B点）から時刻 $t_3$ （B'点）の区間、白色雑音発生器14から発生される白色雑音と音声メモリ15から出力された遅延音声信号とが、雑音可変増幅器21、音声可変増幅器22および結合器13によって混合され、この混合された信号が音声出力端子12から出力音声信号として出力される。上述から明らかなように、音声メモリ15と切替部20との組合せは、切替制御信号が回線の接続から切断を示すように変わったときに、入力音声信号をフェードアウトした信号と雑音をフェードインした信号とを合成した信号を出力音声信号として出力する合成手段として働く。

【0022】このように、音声から白色雑音への切替を徐々に行うことによって、回線切断時の一定レベルの白色雑音へ円滑に移行することが出来る。

【0023】時刻 $t_3$ 以降は、第1の可変ゲインが1、第2の可変ゲインが0にそれぞれ維持されるで、白色雑音発生器14から発生される白色雑音がそのままのレベルで雑音可変増幅器21および結合器13を介して音声\*

\* 出力端子12から出力音声信号として出力される。

【0024】上述したように、回線の切断時における音声から白色雑音へ移行がスムーズになるため、受信側の通話者が違和感を感じる事が無くなる。

【0025】

【発明の効果】以上説明したように、本発明は、回線切断時に、雑音を増幅するための増幅器の第1の可変ゲインと音声を増幅するための増幅器の第2の可変ゲインとを、それぞれ徐々に増加および減少させるように制御することにより、受信側の通話者に対して違和感を与えることなく、音声の語尾で音声から徐々に雑音に切り替えることができる。その結果、互いに通話している通話者は、DSI動作で回線が切断されても、特にそのことを意識せずに通話を行うことが出来る。

【図面の簡単な説明】

【図1】本発明の一実施例によるDSI音声雑音切替器の構成を示すブロック図である。

【図2】図1に示した本発明のDSI音声雑音切替器の各部の波形を示す波形図である。

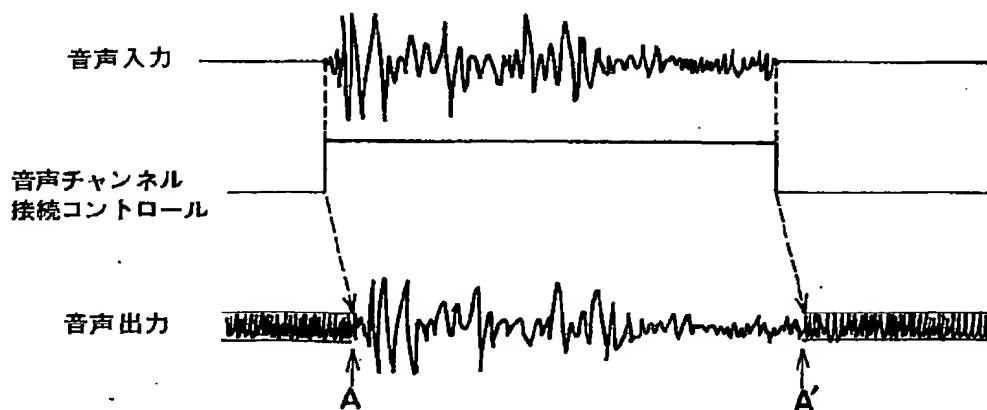
【図3】従来のDSI音声雑音切替器の構成を示すブロック図である。

【図4】図3に示した従来のDSI音声雑音切替器の各部の波形を示す波形図である。

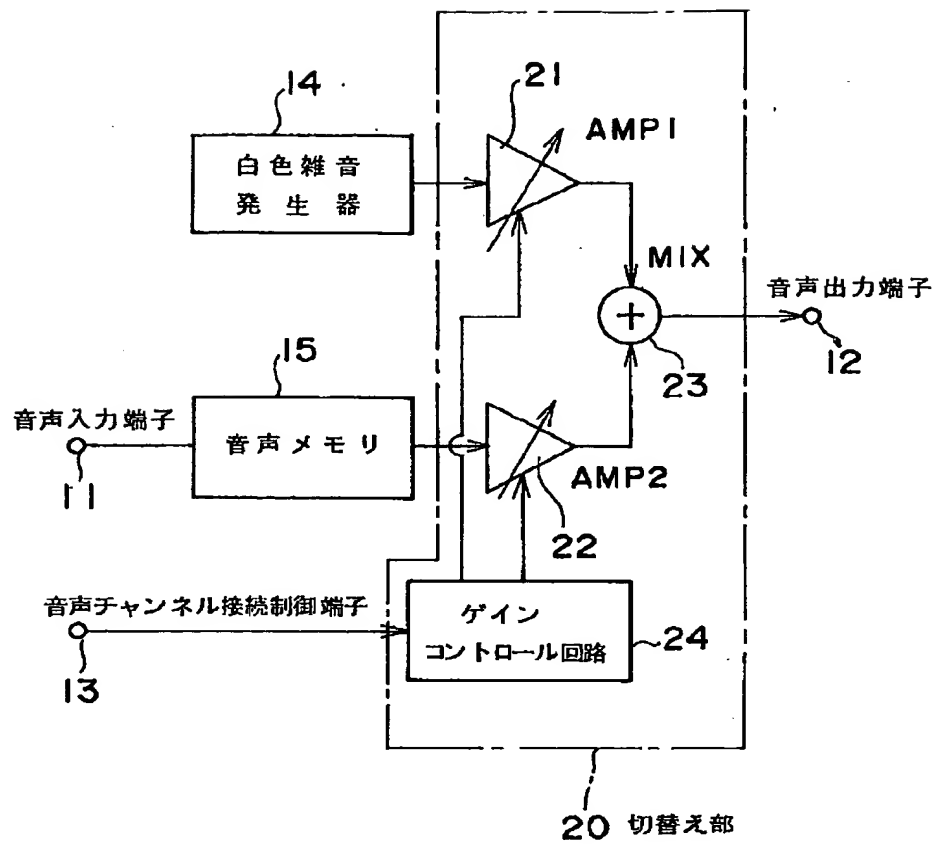
【符号の説明】

- 11 音声入力端子
- 12 音声出力端子
- 13 音声チャンネル接続制御端子
- 14 白色雑音発生器
- 15 音声メモリ
- 20 切替部
- 21 雑音可変増幅器（AMP1）
- 22 音声可変増幅器（AMP2）
- 23 結合器（MIX）
- 24 ゲインコントロール回路

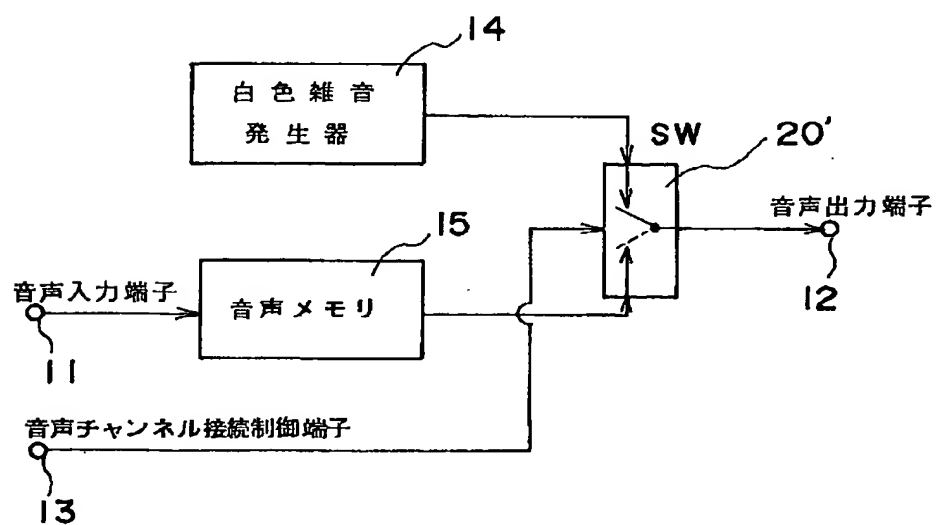
【図4】



【図1】



【図3】



【図2】

